

# ■ 「NANDethno BASIC」同時に利用可能なI/Oピン機能（周辺I/O機能の競合）



CN6

GENERIC I/O #1

信号名	ピン No.	コネクタ上面図	ピン No.	信号名	信号名	ピン No.	コネクタ上面図	ピン No.	信号名	信号名	ピン No.	コネクタ上面図	ピン No.	信号名
GND	1		2	Vcc	Vcc	1		2	Vcc	Vcc	1		2	Vcc
PD0	3		4	PB1	D9	1		4	PB1	OC1A	1		4	PB1
PD1	5		6	PB0	D8	2		6	PB0	ICP1	2		6	PB0
PD2	7		8	PC5	A5	3		8	PC5	ADC3	3		8	PC5
PD3	9		10	PC4	A4	4		10	PC4	ADC4	4		10	PC4
PD4	11		12	PC3	A3	5		12	PC3	ADC5	5		12	PC3
PD5	13		14	PC2	A2	6		14	PC2	ADC2	6		14	PC2
PD6	15		16	PC1	A1	7		16	PC1	ADC1	7		16	PC1
PD7	17		18	PC0	A0	8		18	PC0	ADC0	8		18	PC0
Vcc	19		19		GND	9		19		GND	9		19	
					GND	10				GND	10			
					GND	11				GND	11			
					GND	12				GND	12			
					GND	13				GND	13			
					GND	14				GND	14			
					GND	15				GND	15			
					GND	16				GND	16			
				GND	17			GND	17					
				GND	18			GND	18					
				GND	19			GND	19					

CN10

GENERIC I/O #2

信号名	ピン No.	コネクタ上面図	ピン No.	信号名	信号名	ピン No.	コネクタ上面図	ピン No.	信号名	信号名	ピン No.	コネクタ上面図	ピン No.	信号名
GND	1		2	Vcc	Vcc	1		2	Vcc	Vcc	1		2	Vcc
PD0	3		4	PC1	A1	1		4	PC1	ADC1	1		4	PC1
PD1	5		6	PC0	A0	2		6	PC0	ADC0	2		6	PC0
PD2	7		8	PB5	D13	3		8	PB5	SCK	3		8	PB5
PD3	9		10	PB4	D12	4		10	PB4	MISO	4		10	PB4
PD4	11		12	PB3	D11	5		12	PB3	MOSI	5		12	PB3
PD5	13		14	PB2	D10	6		14	PB2	OC2A	6		14	PB2
PD6	15		16	PB1	D9	7		16	PB1	OC1B	7		16	PB1
PD7	17		18	PB0	D8	8		18	PB0	SS	8		18	PB0
Vcc	19		19		D7	9		19		OC1A	9		19	
					D6	10				ICP1	10			
					D5	11					11			
					D4	12					12			
					D3	13					13			
					D2	14					14			
					D1	15					15			
					D0	16					16			
					17				17					
					18				18					
					19				19					



Studio NAND (<http://www.studio-nand.com>)